

EGM-DPÜ

3-Phasen-Bus-Netzwächter | 3-phase bus monitor

für Anlagentyp
for type

CPS SibeProfi



BESCHREIBUNG | DESCRIPTION

Der Drei-Phasen-BUS-Netzwächter EGM-DPÜ dient der Unterspannungsüberwachung in Verteilern der allgemeinen Stromversorgung und wurde speziell für Notbeleuchtungsanlagen nach DIN VDE V 0108-100-1 entwickelt.

Außerdem wird er zur Schalterabfrage genutzt, wodurch die Sicherheits- und Allgemeinbeleuchtung gemeinsam geschaltet werden können.

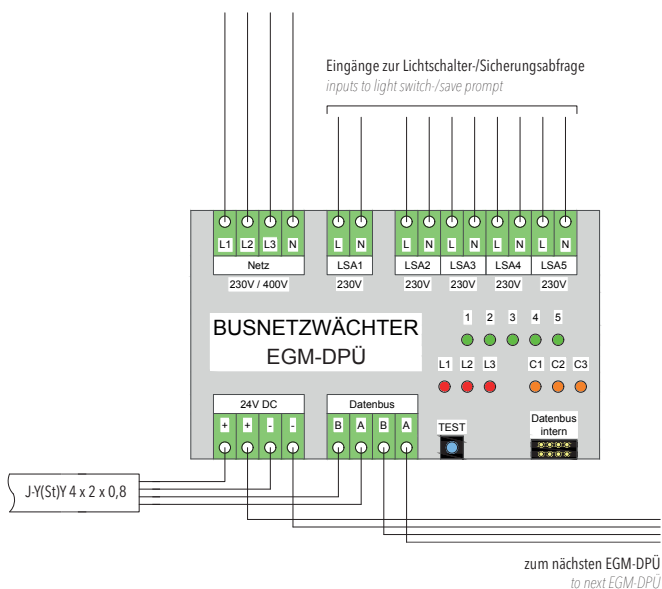
The 3-phase bus monitor EGM-DPÜ is for undervoltage monitoring in current distribution boards of the general power supply and was specially developed for emergency lighting systems to DIN VDE V 0108-100-1. It can be used as well for the common switching of the emergency lighting and general lighting.

Bezeichnung designation	Art.-Nr. item no
3-Phasen-Bus-Netzwächter EGM-DPÜ 3-phase bus monitor EGM-DPÜ	6422000109

TECHNISCHE DATEN | SPECIFICATIONS

Maße (HxBxD) dimension (HxWxD)	Montageart mounting possibilities	Eingänge input	Versorgung supply	Auslösung tripping	max. Anzahl maximum number	BUS-Leitung BUS-line	Vorsicherung back-up fuse
90 x 105 x 58 mm	Hutschienenmontage (6 TE) top hat rail mounting (6HP)	1 x 3~N 50 Hz zur Überwachung for monitoring 5 x 3~N 50 Hz zur Schalterabfrage for switch-prompt	BUS-Leitung BUS-line	< 10 ms oder > 500 ms (einstellbar) < 10 ms or > 500 ms (adjustable)	7 Module je BUS-Strang 7 modules per Bus-line	max. 1.000 m	10 A

ANSCHLUSSSCHEMA | WIRING DIAGRAM



CODIERUNG | CODING

Funktion function	S1-5	S6	S7	S8	S9	S10
20 % Netz-Toleranz 20 % mains tolerance	Adressenstellung addressing	Reserve reserve	ON	/	/	/
10 % Netz-Toleranz 10 % mains tolerance			OFF	/	/	/
500 ms Reaktionszeit 500 ms reaction time			/	ON	/	/
10 ms Reaktionszeit 10 ms reaction time			/	OFF	/	/
0,5 s Rückschaltzeit nach Netz-wiederkehr 0,5 s switch back time after power return			/	/	ON	/
10 s Rückschaltzeit nach Netz-wiederkehr 10 s switch back time after power return			/	/	OFF	/
Eingangszuordnung input allocation E1, E2, E3, E4, E5, L3, L2, L1			/	/	/	ON
Eingangszuordnung input allocation L1, L2, L3, E1, E2, E3, E4, E5			/	/	/	OFF